

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 5 月 6 日 (06.05.2005)

PCT

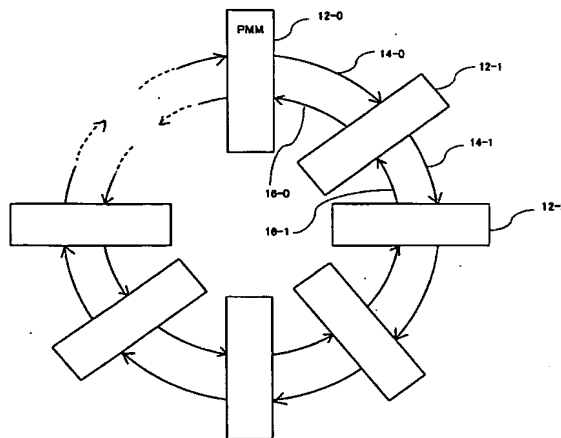
(10) 国際公開番号
WO 2005/041066 A1

- (51) 国際特許分類⁷: G06F 17/30 (71) 出願人 および
(21) 国際出願番号: PCT/JP2004/015437 (72) 発明者: 古庄 晋二 (FURUSHO, Shinji) [JP/JP]; 〒
2210005 神奈川県横浜市神奈川区松見町 4 丁目
1 1 0 1 番地 7 コートハウス菊名 8 0 4 号 Kana-
gawa (JP).
(22) 国際出願日: 2004 年 10 月 19 日 (19.10.2004) (74) 代理人: 吉田 聡 (YOSHIDA, Satoshi); 〒2330001 神
奈川県横浜市港南区上大岡東 2-2 4-4 Kanagawa
(JP).
(25) 国際出願の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
(26) 国際公開の言語: 日本語 BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
(30) 優先権データ: DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
特願 2003-364218 ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
2003 年 10 月 24 日 (24.10.2003) JP

[続葉有]

(54) Title: DISTRIBUTED MEMORY TYPE INFORMATION PROCESSING SYSTEM

(54) 発明の名称: 分散メモリ型情報処理システム



(57) Abstract: In a distributed memory type, elements in the arrangement stored in various memories are inputted/outputted and processing and communication are unified. An information processing system includes a data transmission route for transmitting a value of a memory module to another memory module. A PMM memory has a list of values arranged in ascending order or descending order without overlap. A PMM control device includes: data transmission means for transmitting a value contained in the value list to another memory module; data reception means for receiving a value contained in the value list; and order judgment means for deciding the global value order considering the value contained in the value list of all the other memory modules by referencing the value list of the other memory modules received and storing the decided order at the position corresponding to its memory module value in the global order storage arrangement for storing the global value order.

(57) 要約: 分散メモリ型において、種々のメモリに記憶された配列中の要素を入出力し、処理と通信を統合する。情報処理システムは、あるメモリモジュールの値を他のメモリモジュールに伝達するデータ伝送路を備える。PMMのメモリは、それぞれ、昇順または降順に重複なく順序付けられた値のリストを保持し、PMMの制御装置は、他のメモリモジュールに、値のリストに含まれる値を送信するデータ送信手段と、他のメモリ

[続葉有]



WO 2005/041066 A1



LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

モジュールから、前記値のリストに含まれる値を受信するデータ受信手段と、受信された他のメモリモジュールの値のリストを参照して、他のすべてのメモリモジュールの値のリストに含まれる値を考慮したグローバルな値の順位を決定し、グローバルな値の順位を格納するためのグローバル順位格納配列の、自己のメモリモジュールの値に対応する位置に、決定された順位を格納する順位判定手段とを備える。